BTE Question Paper of Advanced Microprocessor 2019

Hello Readers 🗌

I hope you all are doing best with your studies □ In this post, I have uploaded the BTE Paper of Advanced Microprocessor. This Question Paper is for the students of Diploma in Electronics & Communication Engineering, Diploma in Digital Electronics & Diploma in Medical Electronics. The Question Paper ID is 3K-FS-04 and E-115. This Question Paper appeared in 2019th BTE Examination. I hope this Question Paper will help you with your studies □

E-115

Roll No.

ADVANCED MICROPROCESSOR

3K-FS-05

٨	lote :
1	Part 'A' may be attempted in first 6 pages of Answer Sheet.
	भाग 'क' के सभी उत्तर, उत्तर-पुस्तिका के प्रथम छ: पृष्ठों में ही करने है।
2	Part 'B' in rest of the Sheets of Answer Sheet.
1	🕥 भाग 'ख' के इतर, उत्तर-पुस्तिका के अगले शेष पृष्ठों में लिखिये।
3	Answers may be given in English or Hindi.
	प्रश्नों के उत्तर अंग्रेजी अथवा हिन्दी में दीजिये।



1. Attempt any 10 questions:

- (i) What are the 8086 interrupt types?
- (ii) What is interrupt service routine?
- (iii) What are the functions of status pins in 8086?
- (iv) What is the clock frequency of 8086?
- (v) Difference between MUL and IMUL instructions.
- (vi) What is the purpose of segment registers in 8086?
- (vii) Define pipelining.
- (viii) Discuss the function of instruction queue in 8086.
- (ix) What is the maximum memory size that can be addressed by 8086?
- (x) What is the function of HOLD signal in 8086?
- (xi) What are the predefined interrupts in 8086?
- (xii) What are the different flag available in flag register of 8086?
- (xiii) What do you mean by DMA? Diploma.club
- (xiv) Explain difference between MAX mode and MIN mode operation of 8086.
- 2. Attempt any 5 questions:
 - (i) With the help of neat diagram describe Intel 8086 Microprocessor Architecture.
 - (ii) Describe any five addressing modes of 8086 with suitable examples.
 - (iii) Write on 8086 ALP to convert an 8 bit binary number into equivalent gray code.

Protected with trial version of Visual Watermark. Full version doesn't put this mark.

 $(10 \times 2 = 20)$

 $(5 \times 4 = 20)$

BTE Question Paper of Advanced Microprocessor 2019

E-115

 $(3 \times 20 = 60)$

- (iv) Write on 8086 ALP to reverse a String.
- (v) Write a program to add two 31 bit numbers which are in memory. Assume suitable memory locations.
- (vi) Explain the physical memory organization in an 8086 sytem.
- (vii) Distinguish between the following pairs: NEAR and FAR procedures, macros and Sub routines.

PART- B

Attempt any 3 questions:

- 3. (i) What do you man by cache memory? How does it speed up the programme execution?
 - (ii) What do you man by Interrupt Vector table?
- 4. (i) Explain the MAX mode operation of 8086 microprocessor.
 - (ii) Explain role of clock generator 8284IC in a 8086 based system.
- 5. (i) Explain the black diagram of pentium IV processor.
 - (ii) What is vector processing? Explain advantages and disadvantages.
- 6. (i) Explain the concept of Memory segmentation in microprocessor with diagram.
 - (ii) with neat diagram explain how 64KB RAM can be interfaced with 8086 microprocessor.
- What are the assembly language instruction used to read and write data to and from I/O ports? Explain them.
 - (ii) Describe the architecture of 8051 with a neat diagram.



EDiploma.club

BTE Question Paper of Advanced Microprocessor 2019



(हिन्दी रूपान्तरण)

3K-FS-05

समय	ाः ३ घन्	1	पूर्णांक : 100
		भाग-' क '	1
	किन्ही	दस प्रश्नों को हल कीजिए। EDiploma.club	(10 × 2 = 20)
	(i)	8086 के इन्ट्रप्टस कौन-कौन से हैं?	
	(ii)	इन्ट्रप्ट सर्विस रुटिन क्या है?	
	(iii)	8086 में स्टेटस पिनों का कार्य क्या है? 8086 की क्लोक फ्रीक्वैन्सी क्या है?	
	(iv)	8086 को क्लोक फ्रोक्वेन्सी क्या है?	JIMA
	(v)	MUL तथा IMUL निर्देशों में अन्तर की विवेचना कीजिये।	
	(vi)	8086 में सैगमैन्ट रजिस्टरों का उद्देश्य क्या है?	
	(vii)	पाईपलाइनिंग की परिभाषा कीजिये।	· · · · · · · ·
	(viii)	8086 में निर्देष क्यू के कार्य पर चर्चा कीजिये।	
	(ix)	8086 द्वारा एंड एडरेस की जाने अधिकतम मेमोरी साईज क्या है?	
	(x)	8086 में HOLD सिग्नल का कार्य क्या है?	
	(xi)	8086 में प्रीडिफाईन्ड इन्ट्रप्टस क्या है?	
	(xii)	8086 के रजिस्टर में उपलब्ध विभिन्न फ्लैग क्या हैं?	
5	(xiii)	DMA से क्या अभिप्राय है?	· ·
	(xiv)	8086 के MAX मोड तथा MIN मोड क्रियाओं में क्या अन्तर है?	
•	किन्हीं	पाँच प्रश्नों को हल कीजिये।	(5 × 4 = 20
	(i)	स्वच्छ चित्र के साथ इनटैल 8086 माईक्रोप्रोसेसर आर्किटैक्चर का र	वर्णन कीजिये।
	(ii)	उपयुक्त उदाहरणों के साथ 8086 के पांच एडटैसिंग मोड का वर्णन	कीजिये।
	(iii)	8 बिट बायनरी संख्या को इक्वीवेलैन्ट गरे कोड में परिवर्तित करने व	के लिये 8086 ALP पर लिखिये।
	(iv)	EDiploma.club स्ट्रिंग को विपरीत करने के लिये 8086 ALP पर लिखिये।	· · · · · · · ·
	(v)	मेमोरी में उपलब्ध दो 32 बिट संख्याओं के योग के लिये एक प्रोग्रा	म लिखिये। उपयुक्त मेमोरी लोकेशन मानिये।
	(vi)	8086 प्रणाली में भौतिक मेमोरी संगठन की विवेचना कीजिये।	
			FAD चिहिर रीज रोज जन्म स्वम्परित ।

(vii) निम्नलिखित पेयरों (जोड़ों) में अन्तर स्पष्ट कीजिये NEAR तथा FAR विधि मैकरोज तथा सबसटिन।

rotected with trial version of Visual Watermark. Full version doesn't put this mark

3/4

BTE Question Paper of Advanced Microprocessor 2019

		E-115	į.
		भाग–'ख'	
कि	हीं ती	न प्रश्नों का हल कीजिये। (3 × 20 = 60))
3.	(i)	कैचे मेमोरी से क्या अभिप्राय है? यह प्रोग्राम करने की गति किस प्रकार बढ़ाता है?	
	(ii)	इन्ट्रप्ट वैक्टर टेबल से क्या अभिप्राय है? चित्र के साथ विवेचना कीजिये।	
4.	(i)	8086 के MAX मोड क्रिया की विवचना कीज़िये ha.club	E
((ii)	8086 अधारित प्रणाली में क्लोक जनरेटर 8284 IC की भूमिका की विवेचना कीजिये।	
5.		पैन्टीयम IV प्रोसेसर के ब्लाक चित्र की विवेचना कोजिये।	
	(ii)	वैक्टर प्रोसेसिंग क्या है? इसके लाभ तथा हानियों की विवेचना कीजिये।	
6.	(i)	माईक्रोप्रोसेसर में मेमोरी सैगमैन्टेशन के कोनसैप्ट की विवेचना चित्र के साथ कीजिये।	
	(ii)	एक चित्र के साथ विवेचना कीजिये कि 64KB ram को 8086 माईक्रोप्रोसेसर से किस प्रकार इन्टरफेज किया जा सकता है?	
7.	(i)	l/o पोर्ट से आकंड़ों को तथा इससे पढ़ने तथा लिखने के लिये एसैम्वली भाषा निर्देश क्या है? इनकी विवेचना कीजिये।	

(ii) स्वच्छ चित्र के साथ 8051 के आर्किटैक्चर का वर्णन कीजिये।

EDiploma.club



EDiploma.club

E

BTE Question Paper of Advanced Microprocessor 2019 Help your classmates by sharing this post with them \square